

Dimanche 25 novembre 2012: arrivée des participants			
20h : Diner			
Lundi 26 novembre	08:15	Présentation de l'école	Bertrand Di Cesare (FP-IN2P3) Cyril Drancourt (LAPP)
	08:30	Conception globale d'un système pour une expérience sur LHC	Richard Jacobsson (CERN)
	10:30	café	
	10:45	CEM des cartes rapides / Lignes de transmission	Philippe Dunand (LCIE)
	12:30	Déjeuner	
	14:00	CEM des cartes rapides / Lignes de transmission	Philippe Dunand (LCIE)
	15:45	pause	
	16:15	Protocoles bus haute vitesse	Laurent Beaudouin (LECROY) Yannick Segal (LECROY)
	17:30	café	
	17:45	Protocoles bus haute vitesse	
	20:15	Apéritif de bienvenue	
20:30	Diner		
Mardi 27 novembre	08:30	anglais Outils IAO/CAO dédiés aux liens rapides	Martin Biehl (Cadence-Europe)
	10:00		
		café	
	10:30	anglais Outils IAO/CAO dédiés aux liens rapides	Srdjan Djordjevic (Cadence-Europe)
	12:00		
	12:15	Déjeuner	
	14:00	anglais Atelier Altera - lien haut debit	Peter Schepers (Altera-Europe)
	15:30		
	16:00	Atelier Xilinx - lien haut debit	Grégory Donzel (Silica-Xilinx)
	17:30		
	café		
18:00	Logique Asynchrone dans les FPGA	Jeremie Hamon (LETI)	
19:30			
20:00	Diner		
Mercredi 28 novembre	08:30	Introduction carte et chassis ATCA	Jean-Pierre Cachemiche (CPPM)
	09:30	anglais xTCA for Physics	Jorge Sousa (IPFN-Portugal)
	10:30		
		café	
	11:00	anglais xTCA for Physics	Jorge Sousa (IPFN-Portugal)
	12:00		
	12:15	Déjeuner	
		Excursion / Quartier libre	
19:00	Retour d'expérience avec notion d'IPM dans l'ATCA	Jean-Pierre Cachemiche (CPPM) Nicolas Letendre (LAPP)	
19:45			
20:00	Diner		
Jeudi 29 novembre	08:30	Traitement du signal dans une expérience IN2P3	Bernard Génolini (IPNO)
	10:00	café	
	10:30	Traitement du signal dans une expérience IN2P3	Bernard Génolini (IPNO)
	12:00		
	12:15	Déjeuner	
	14:00	temps libre	
	16:00		
	16:00	anglais Network timing synchronization	Hans Weibel (ZHAW-Suisse)
	17:30		
	café		
18:00	anglais Network timing synchronization	Hans Weibel (ZHAW-Suisse)	
19:30			
20:00	Diner		
Vendredi 30 novembre	08:30	Retour d'expérience : TDC dans les FPGA et ATCA	Cathy Fontbonne (LPC-Caen)
	09:45		
	09:45	Codage du temps dans les FPGA	Robert Sellem (LUMAT)
	11:15	café	
	11:30	Retour d'expérience : TDC dans les FPGA et distribution d'horloge	Yassir Mouddeh (CEA)
	12:15		
	12:20	Cloture de l'école	Bertrand Di Cesare (FP-IN2P3) Cyril Drancourt (LAPP)
	12:20	Déjeuner	
13:00	départ des participants		